

Dati personali

Nome: **GAMMA, Luca**
Data di nascita: 26 settembre 1973
Nazionalità: Svizzera
Stato civile: Celibe
Indirizzo: via Cureglia 18
CH-6949 Comano
Telefono: +41 79 689 84 55
Fax: +41 86 079 689 84 55
E-mail: luca@neutrino.ch



Riferimenti attuali

Datore di lavoro principale: **Scuola Universitaria Professionale della Svizzera Italiana
Dipartimento Tecnologie Innovative
Istituto di Sistemi e Elettronica Applicata
Stabile Galleria 2
Via Cantonale
CH-6928 Manno**

Telefono centralino/diretto: +41 58 666 65 11 +41 58 666 65 40
Fax: +41 58 666 65 17
E-mail/Internet: luca.gamma@supsi.ch www.dti.supsi.ch/~gamma

Formazione professionale

06/1997 - 09/1994 **Scuola Tecnica Superiore, Manno**
Conseguimento del "Diploma di ingegnere in elettrotecnica STS".

10/1993 - 06/1993 **Scuola Reclute, Kloten**
Pioniere onde dirette incorporato nel gruppo trasmissioni della divisione di montagna 9.

04/1993 - 09/1992 **Pre-Technicum, Bellinzona**
Corso di approfondimento post-tirocinio (apprendistato).

08/1992 - 09/1988 **Scuola Professionale Artigianale e Industriale, Locarno**
Conseguimento del "Certificato federale di capacità" come elettronico.

06/1988 - 09/1984 **Scuola Media, Ascona (Collegio Papio)**
06/1984 - 09/1979 **Scuola Elementare, Locarno**

Esperienza professionale

MM/YYYY - 01/2008 **Tisolutions Sagl, Coldrerio (20%)**
Sviluppo di applicazioni web dedicate per la visualizzazione grafica dei dati raccolti da una stazione di misura remota.

12/2007 - 05/2004 **Tisolutions Sagl, Coldrerio (30%)**
Realizzazione di alcuni siti Internet e di una Intranet per la gestione progetti di ASEB (www.aseb-ch.com).
Sviluppo di un componente software (.NET/VEE) da integrare in MS MapPoint 2004 per la visualizzazione della traiettoria di un segnale radio (High Frequency Direction Finder).
Sviluppo di un'infrastruttura per il monitoraggio continuo di campi elettromagnetici (REMS) e pubblicazione automatica dei dati su pagine Web.
Sviluppo di un software (CARDWARE) per la gestione di smartcard (PDC, HPC e relativa autenticazione) nell'ambito del progetto pilota "Rete Sanitaria del Cantone Ticino".

MM/YYYY - 01/2008 **Scuola universitaria professionale della Svizzera italiana, Manno (80%)**
Realizzazione di un ricevitore GPS/Galileo con interfaccia USB.

	Realizzazione di un sito web interno per la condivisione di documenti di progetto.
12/2007 - 05/2004	Scuola universitaria professionale della Svizzera italiana, Manno (70%) Sviluppo di una scheda PCI per l'implementazione di sistemi crittografici basati su metodologia di sviluppo HW/SW co-design. Studio di un'architettura per l'accelerazione in hardware di algoritmi crittografici in sistemi a microprocessore.
04/2004 - 11/2000	Scuola universitaria professionale della Svizzera italiana, Manno Sviluppo in hardware di un co-processore crittografico per l'accelerazione di un algoritmo simmetrico (AES128 ECB/CBC). Sviluppo in hardware di un regolatore digitale (PID) per il controllo dei motori di un asse per macchine ad elettro-erosione (AGIE).
10/2000 - 11/1998	G. Media Group SA, Muralto (Card & Software Engineering) Realizzazione di un ambiente di sviluppo modulare (framework) per l'implementazione di applicazioni basate su smartcards, sensori biometrici e protocolli di autenticazione per l'accesso sicuro a sistemi remoti tramite reti pubbliche (Internet). Realizzazione di un ambiente di sviluppo (toolkit) generico per l'integrazione di smartcard in applicazioni Microsoft Visual Basic. Responsabile del gruppo R&D a partire da maggio 1999.
10/1998 - 10/1997	Definizione delle specifiche di un sistema operativo ISO 7816 per l'implementazione su microprocessori Atmel AT90SCxxyyC con aggiunta di funzioni crittografiche a chiave pubblica (RSA/1024 bit). Scuola Tecnica Superiore, Manno (Laboratorio di microelettronica) Modello (Matlab/Simulink), descrizione (VHDL) e realizzazione (ASIC) di un decodificatore audio digitale Dolby® Surround Pro-Logic™ con un filtro digitale SRS®TruSurround™ (partner STMicroelectronics, Agrate Brianza, IT).
08/1992 - 09/1998	AGIE, Losone Tirocinio nella professione di elettronico.

Conoscenze tecniche

Biometria:	Sensori biometrici per il riconoscimento di impronte digitali
Smartcard:	Smartcard con sistemi operativi ISO 7816 e JavaCard
Crittografia:	Algoritmi a chiave pubblica e privata per protocolli di autenticazione
Sistemi operativi:	Microsoft Windows, Linux, Linux Embedded e QNX
Networking:	Design di reti informatiche (LAN, WLAN) e Internet appliance
Webdesign:	Design di applicazioni Web in (X)HTML/CSS, PHP, MySQL (SQLite) e tecnologia AJAX
Sistemi Embedded:	ARM Linux su AT91RM9200 e PXA270 (Colibri)
Sviluppo Hardware:	Altium Designer 6
Linguaggi di descrizione HW:	Very High Speed Hardware Description Language (VHDL) e Verilog
Linguaggi di programmazione:	Assembler, C (ANSI e POSIX), Java, Visual Basic e C#

Conoscenze linguistiche

Italiano:	Lingua madre
Francese:	Buone conoscenze parlato/scritto
Tedesco:	Conoscenze scolastiche
Inglese (tecnico):	Buone conoscenze parlato/scritto

Altri Interessi

Fotografia digitale (natura e paesaggistica)
Bonsai
Sport (Triathlon, MTB)

Referenze

Ing. Andrea Salvadè	Docente e collaboratore scientifico, SUPSI-DTI Responsabile laboratorio TTHF Manno (Svizzera)
Ing. Sandro Dalle Feste	Senior System Engineer, STMicroelectronics Agrate Brianza (Italia)
Dr. Marco Greguol	Product & Area Manager, ORGA Card Systems Paderborn (Germania)
Mr. Giovanni Pierozzi	Account Manager, ORGA Systems Roma (Italia)
Mr. Mario Scalzi	Responsabile formazione apprendisti, AGIE Losone (Svizzera)

Ultimo aggiornamento: sabato, 31. gennaio 2009